

求人情報

エグゼクティブレベル

ポジション名	RTL 設計および検証エンジニア
この求人情報の取扱い会社	フィデル・コンサルティング株式会社
企業名	会社名非公開
掲載開始・更新	2024-05-10 / 2024-05-10
職 種	IT関連（オープン・WEB系） - WebアプリケーションSE IT関連（オープン・WEB系） - データベースSE IT関連（汎用系） - アプリケーションSE
業 種	
勤務地	アジア 日本 東京都
仕事内容	<p>以下の論理回路設計経験をお持ちの方</p> <p>機能要件に基づいた詳細なタイミングチャートを記述できます。 機能要件から詳細な仕様を策定し、回路ブロック図を作成します。 クロック同期を理解し、適切な同期回路を設計する STARC ルールを理解し、コーディングできる ARM CPU および/またはそのバス (AHB/AXI) の経験 Linux OSでの経験 検証項目から可否の判定方法とその基準を定義します。 論理回路検証において以下の経験をお持ちの方</p> <p>検証項目の内容に応じたテストパターンの作成と検証が可能 信号が取り得る値と精度を定義し、各信号のビット幅を定義します。 数学演算を拡張して最適な回路構成を定義 FPGA/ASIC プリミティブを理解し、RAM 構成と演算回路を設計する 静的タイミング解析 (STA) の基本を理解している</p>
企業について(社風など)	世界トップ 100 のイノベーターの 40% を含む 300 を超える顧客が、デジタルで自律的で持続可能な未来を創造するためのインテリジェントなエンジニアリングおよびテクノロジー ソリューションを提供しています。企業として、文化的に包括的で社会的責任があり、環境的に持続可能な明日をステークホルダーとともにデザインすることに取り組んでいます。
応募条件	4 以上の関連経験を持つ技術系卒業生 優れた書面および口頭コミュニケーションを備えたバイリンガル JLPT/NAT 認定
英語能力	ビジネス会話 (TOEIC 735-860)
日本語能力	ビジネス会話(日本語能力試験2級又はN2)
年 収	日本・円 300万円 ～ 700万円