

Job Detail

Company Code:14330 Job Code:20240331-838-01-003

Manager Level

Position Title	群馬【エンジニア(FPGA論理回路設計)】半導体試験装置/平均年収1090万/リモート
Recruiter Company	株式会社 リクルート (リクルートエージェント / Recruit Agent)
Company Name	(株)アドバンテスト
Activated / Updated	2024-06-02 / 2024-06-02
Job Type	Electronics (Appliance/Semiconductor) - Control - Programmer
Industry	Electronics, Components, and Semiconductor Manufacturing
Location	Asia Japan Gunma
Job Description	<p>当社の半導体試験装置は、世界的トップシェアを誇っています。当社で高速プロトコルNANDフラッシュ・メモリをシステム・レベルで試験するテストを開発しており、FPGA論理回路設計を担当していただきます。</p> <p>【業務内容】</p> <ul style="list-style-type: none">・システム・レベル・テスト向けFPGA開発・メイン業務は論理回路設計 (Verilog HDL, System Verilog)、検証・評価プログラム作成 (C++)・通常は3?5人程度のチームでコミュニケーションを取りながら業務を進めます
Company Info	<p>■半導体・部品テストシステム事業、メカトロニクス関連事業、サービス他</p> <p>■ニューヨーク証券取引所上場</p> <p>従業員数 6464名</p>
Qualifications	<p>【必須】■FPGA (言語Verilog, System Verilog) 設計経験、論理回路設計経験5年以上 ■電子回路の知識</p> <p>【採用背景】システム開発のための人員強化での採用</p> <p>【歓迎】■FPGA 高速シリアルトランシーバ 設計経験</p> <p>■UFS、UniPro、MIPI M-PHY、PCIeなど、高速プロトコル規格に精通</p> <p>■プログラミング言語 (C,C++) スキル ■英語の読み書きレベル</p> <p>【働き方】月平均残業30h程度で、フレックス&リモートを活用しながら働くことが可能です。同社は群馬、栃木、埼玉の県境付近に位置しており、熊谷や館林からも通いやすい環境です。マイカー通勤可能。</p>
English Level	Business Conversation Level (TOEIC 735-860)
Japanese Level	Fluent(JLPT Level 1 or N1)
Salary	JPY - Japanese Yen JPY 5500K - JPY 11000K
Holiday Description	年間休日 129日
Job Contract Period	正社員